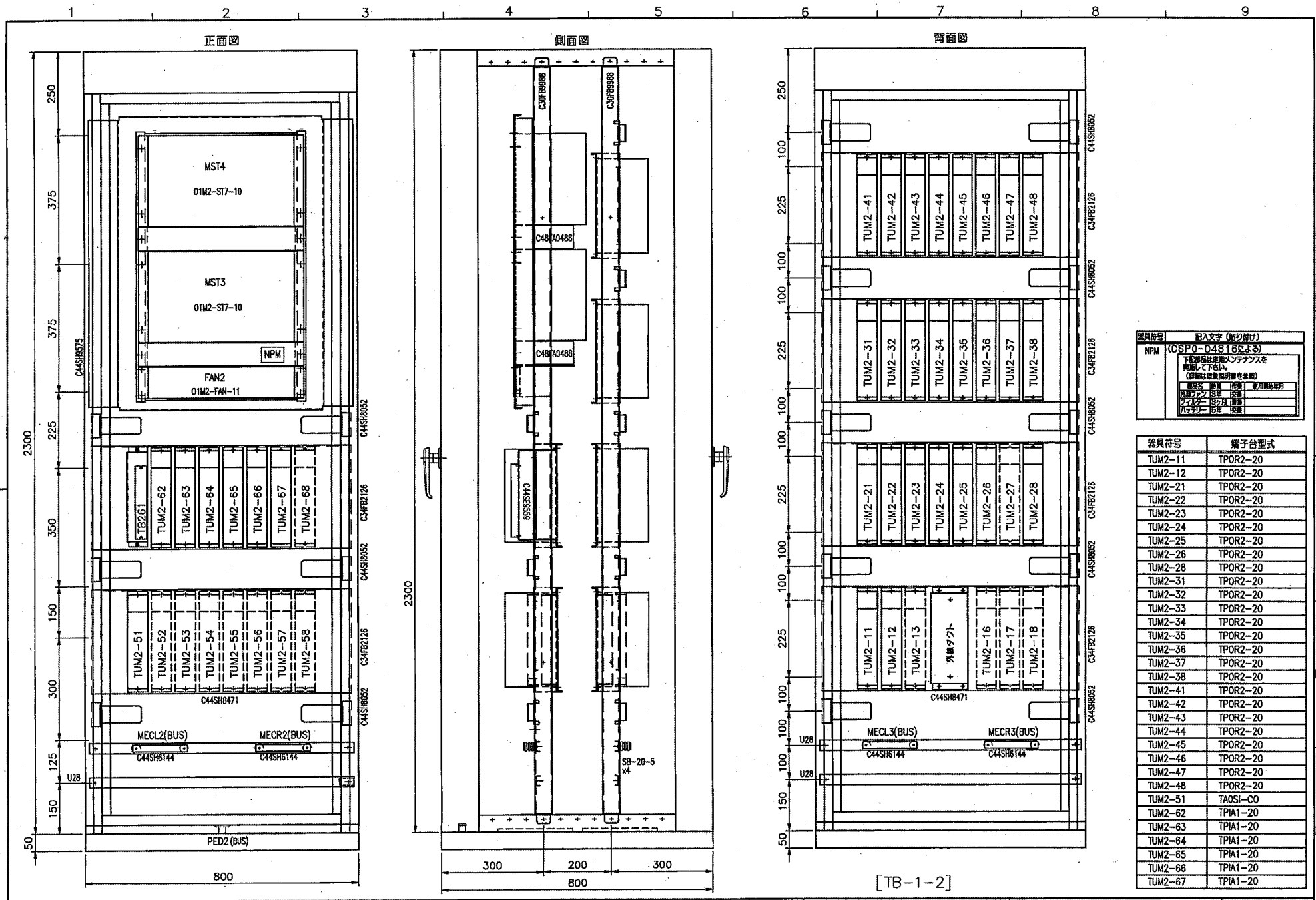


別紙 中継端子盤外形図①



別紙 中継端子盤外形図②